

ソフトウェア・エンジニアのための 論理回路設計入門

石丸技術士事務所 石丸顕二

kenji.ishimaru@kice.tokyo

Copyright 石丸技術士事務所 <https://www.kice.tokyo/> , 2019

もくじ

- 1.論理回路設計とは
- 2.必要なハードウェア知識
- 3.ツールを活用した学習
- 4.Verilog-HDLの概要
- 5.Verilog-HDLとC言語の比較
- 6.ソフト開発手法との比較
- 7.データ・シートの読み方
- 8.マニュアルの読み方
- 9.タイミング・チャート
- 10.回路設計の定石
- 11.デバッグ手法

1. 論理回路設計とは

- 論理回路設計の概要
- プログラミングに役立つ論理回路設計の知識
- ソフトウェア・プログラミングとの違い
- ハードウェアでなければできないこと

2. 必要なハードウェア知識

- 組合わせ回路と順序回路
- 同期設計と非同期設計
- メモリ
- 0,1,L,H,不定
- 電圧と温度